# Logbog – HW-arkitektur

|  |  |
| --- | --- |
| **Dato:** 13/4-16 | **Deltagere:** Dennis, Mikkel, Tonni, Christian, Martin & Stefan |
| **Begivenhed/-er:**  Udkast til BDD for overordnet arkitektur for det samlede system + udkast til detaljeret BDD for ”styreboks” og ”enhed”.  Udkast til IBD for overordnet arkitektur for det samlede system.  Det er blevet besluttet at opdele ibd og BDD ind til videre da diagrammerne bliver meget uoverskuelige at få ind på et a4 ark hvis de laves som 1 samlet dokument for ibd samt bdd. | |

|  |  |
| --- | --- |
| **Dato:** 15/4-16 | **Deltagere:** Dennis, Mikkel, Tonni, Christian & Martin |
| **Begivenhed/-er:**  Udkast til IBD for ”styreboks” og ”enhed”.  Tilføjelser lavet til overordnet IBD for ”overordnet arkitektur | |

|  |  |
| --- | --- |
| **Dato:** 17/4-16 | **Deltagere:** Tonni |
| **Begivenhed/-er:**  Rettet udkast til idb samt bdd for styreboks til at reflektere ændringen i hvordan vi anvender vores LCD skræm, ændringen skyldes at vi nu benytter den digitale bus på LCD displayet direkte i stedet for i2c da dette er lettere at implementere.  15:30  Tilføjet dokumenter med signalbeskrivelser til de tilhørende ibd dokumenter, ibd samt bdd skal tilpasses for at dokumenterne er helt korrekte da der mangler signalnavne på de fleste signaler på ibd. Samtidig skal der udarbejdes protokolspecifikationer for de protokoller de benyttes hvorefter referencer til dem skal tilføjes til signalbeskrivelserne.  Flow beskrivelser mangler også på BDD og skal derfor tilføjes.  16:20  Updateret BDD og IBD for systemet så de passer til vores signalbeskrivelser. Der mangler stadig flow beskrivelser på BDD. | |